

# Futian LIANG (梁福田)

Room 413, Department of Modern Physics

University of Science & Technology of China, Hefei, P. R. China, 230026

Tel: 86-131-5518-3305 (Mobile) 86-551-3606495 (Lab)

E-mail: [Me@FTLiang.com](mailto:Me@FTLiang.com)

Web: <http://www.FTLiang.com>

## Education

---

Sep.2008-NOW      Master of Engineering (Physical Electronics)      USTC

Sep.2002-July.2006      Bachelor of Natural Science (Application Physics)      USTC

## Preponderance

---

- Solid **physical** knowledge background.
- Course of development, programming and document style in a standard model.
- Proved capability of English. Solid skills in reading and comprehension.

## Skills

---

★English      CET-4

★Software Development

- Proficient in C, C++ Language
- Skilled in using **LabWindows/CVI, Visual C++** for software development
- Understand **ROOT Framework**
- Understand basic **website design**

★Hardware Design

- Skilled in using **QuartusII** for FPGA logic design
- Skilled in using **DXP2004** for hardware design
- Skilled in using **Multisim** for Circuit simulation

## **Project Experience**

---

*Feb.2006-now*      **Neutron Time-of-Flight Measurement System (nTOF)**

**Chinese Academy of Engineering Physics**

Design for function modules of the prototype system and PC Client.

*May.2008-Oct.2008*      **Radionuclide half-life measurement system**

**The Key Laboratory of Physical Electronics of Anhui**

Hardware debug, FPGA development, USB communications, PC acquisition software development.

*Mar.2006-Jun.2006*      **Eight-Channel Amplifying Circuit Design**

**The Key Laboratory of Physical Electronics of Anhui**

Design an eight-channel amplifying circuit with a greater Common Mode Rejection (CMR), carry on an amplification of about 1000 times of the input differential signal.

This is my **Graduated Design**.

*July.2004-Oct.2005*      **Multi-Channel Instrument Measurement and Analysis System**

**The Key Laboratory of Physical Electronics of Anhui**

Design software to read from the Data Acquisition hardware via USB slot, processing, display, analysis and preservation the data.

**Outstanding Projects of Undergraduate Research Project, USTC**

## **Hobbies**

---

- **WebSite Design**

# 梁福田

安徽合肥 中国科学技术大学

近代物理系理化中心一号楼 413 室 (230026)

Tel: **86-131-5518-3305** (Mobile) 86-551-3606495 (Lab)

E-mail: **Me@FTLiang.com**

Web: <http://www.FTLiang.com>

## 教育经历

---

2008 年 9 月至今 (在读)	硕士	中国科学技术大学	物理电子学专业
2002 年 9 月至 2006 年 7 月	学士	中国科学技术大学	物理电子学专业

---

## 个人优势

---

- 良好的专业素质, 扎实的物理背景
  - 规范化的程序设计和文档编写
  - 出色的英文读写能力
- 

## 个人能力

---

★外语:           CET-4

★软件开发:

- 精通 C, C++ 语言
- 熟练使用 LabWindows/CVI, Visual C++ 进行软件开发
- 熟悉 ROOT 框架平台
- 有数款实用 C, C++ 程序开发经验

★硬件设计:

- 熟练使用 QuartusII 设计 FPGA 逻辑
  - 熟练使用 DXP2004 设计硬件电路
  - 熟练使用 Multisim 进行硬件仿真
- 

## 项目与工作经历

---

2006 年 2 月至今                      中子飞行时间测量系统(nTOF)                      中国工程物理研究院

职责:    nTOF 系统时间测量原型系统部分功能模块与上位机控制程序设计

2008 年 5 月至 2008 年 10 月    放射性核素半衰期测量系统                      物理电子学重点实验室

职责:    硬件调试, FPGA 开发, USB 通信, 上位机采集软件开发。

2006 年 3 月至 2006 年 6 月        八通道信号放大电路设计                      物理电子学重点实验室

职责:    设计八通道的差分信号放大电路, 要求在高共模抑制比下, 实现千倍的放大  
本科毕业设计。

2004 年 7 月至 2005 年 10 月    多道能谱测量和分析系统                      物理电子学重点实验室

职责:    软件设计, 通过 USB 通信读取硬件数据, 并对数据进行处理、显示、分析和保存。  
软件系统荣获中国科大学生研究计划优秀项目称号。

---

## 业余爱好

---

- 网站设计
  - 网络程序研究
-